

Hisame

西坂 龍太郎
学習駆動コース 坂井ゼミ

RISC-V 最高特権ファームウェアに対するファジングフレームワーク

SecHack365 - 2025

SecHack365での歩み

ハイパーバイザ開発から、SBIファジングへ

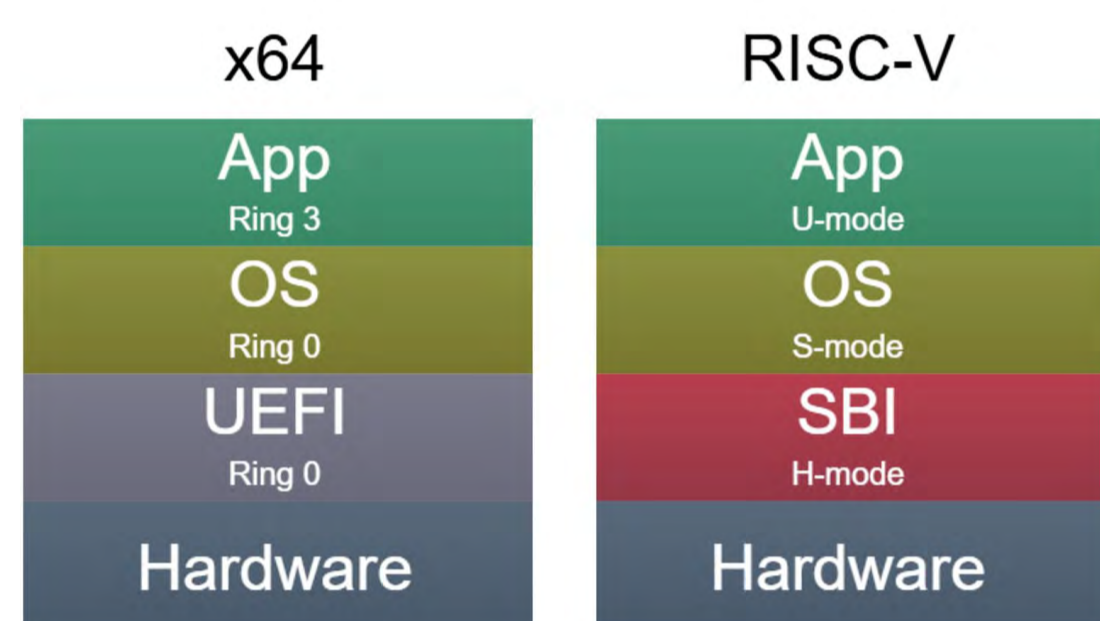


背景と課題

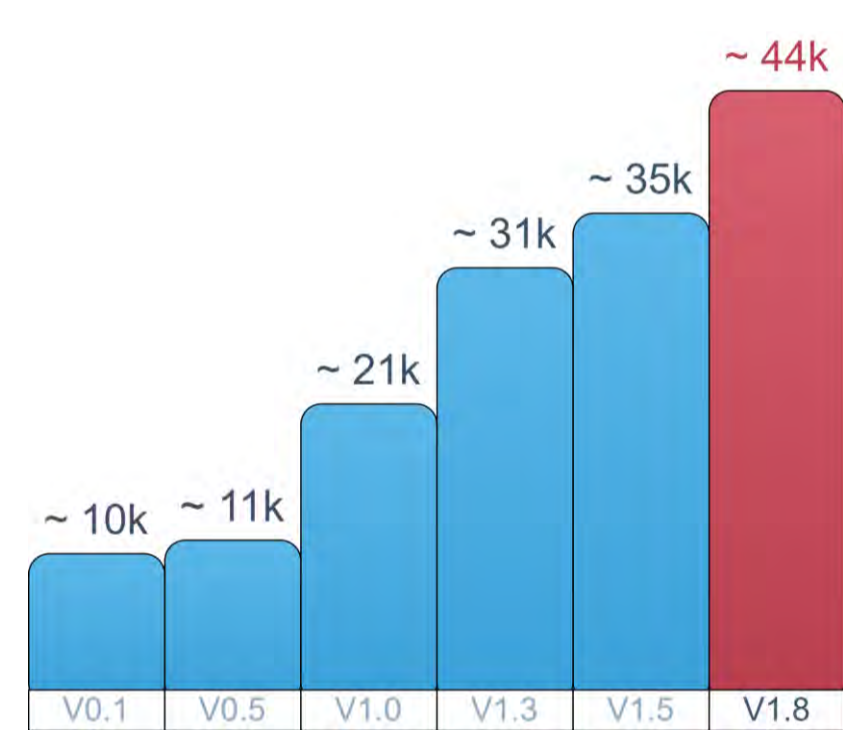
SBIファームウェアのリスク

SBIファームウェア

- ハードウェアとOSとを仲介
- RISC-Vの最高特権 (M-mode) で実行
- 脆弱性があれば、システム全体へ影響



OpenSBI: SBIのリファレンス実装



- バッファオーバーフロー**
tbufのタイミング不備による
範囲外書き込み
- Nullポインタ参照**
デバッグトリガ拡張における
Nullポインタ参照
- Null終端の欠如**
特定のバッファサイズでの
範囲外読み込み
- 入力値チェック欠落**
FWFT拡張における
入力チェックの欠落

コード規模 - 6年で4倍以上に

既に 複数の脆弱性 が発見されている

課題



提案

Hisame - SBI Fuzzer

RISC-V SBIファームウェアに対し、Coverage-Guided Fuzzingを適用する
これまでSBI Fuzzingを妨げてきた3つの障壁を解決し、効率的に脆弱性探索

SBI Fuzzing - 3つの課題と解決

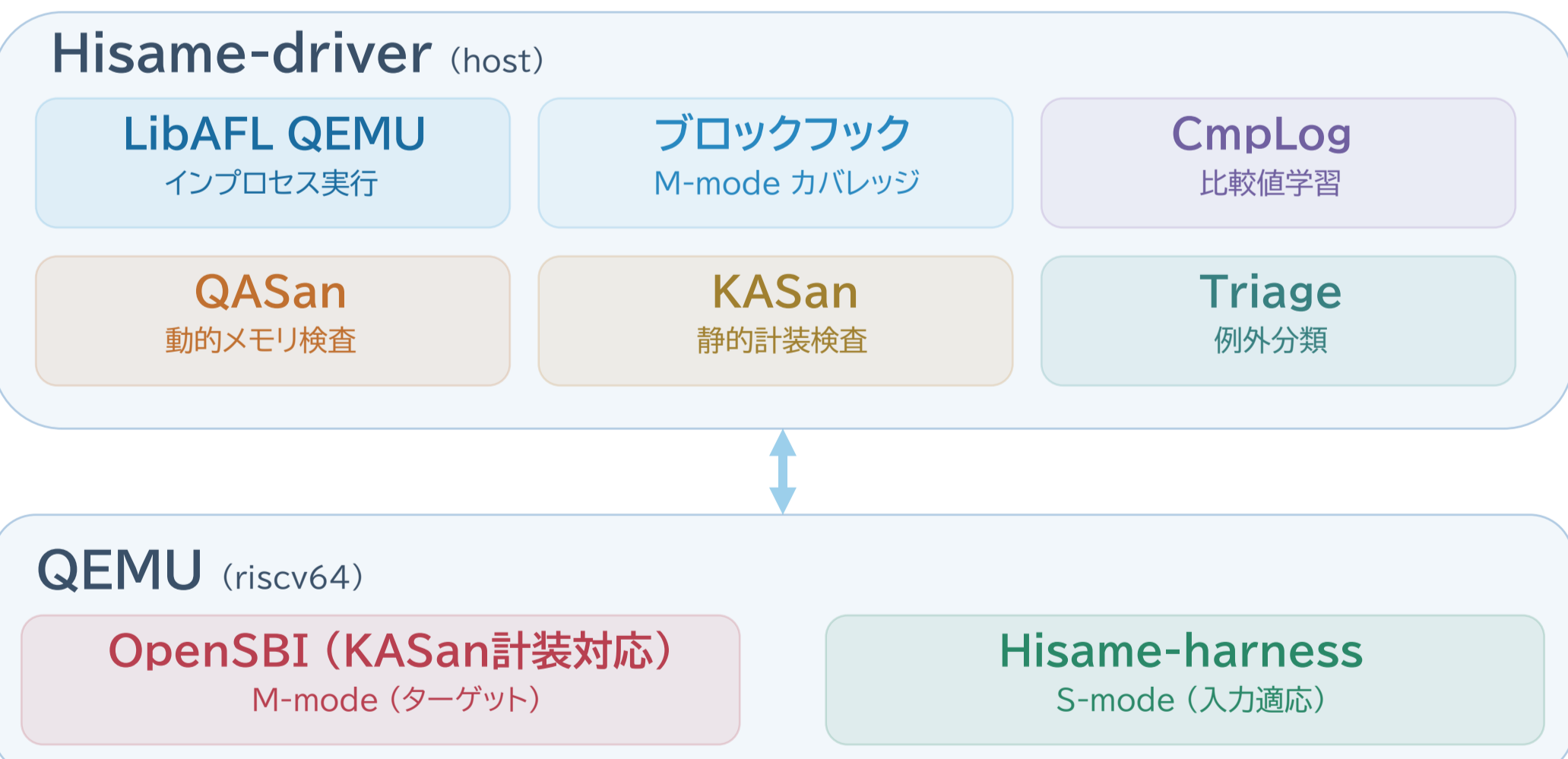


Hisameの利点

- 01 脆弱性探索の自動化**
CI統合で24/365テスト
人手で見落としやすいバグも発見
- 02 効率的な経路探索**
カバレッジに基づいた
未到達領域の重点的探索
- 03 導入の容易さ**
実機不要
SBIのコードの変更不要

実装

Hisame アーキテクチャ



主要な技術的工夫

- 2種類のサンタイザ**
KASan (コンパイル時計装) と QASan (QEMU動的フック) を併用
スタック / ヒープのオーバーフロー等を検知
- Pointer-aware Mutator**
ecallには、引数としてポインタを要求するものが多数存在
有効なアドレス を自動生成し、引数として利用する
- CmpLog**
比較命令のオペランド を実行時に記録
SBI内部で利用されるマジックナンバーや定数チェックを自動で突破

デモ画面



意図的に脆弱性を仕込んだOpenSBIにおいて、クラッシュを発見することに成功

まとめ

課題

- SBIファームウェアは **最高特権** で動作
- 近年、複数の脆弱性が発見されている
- ひとたび攻撃を受ければ、システム全体が危殆に
- 現状の脆弱性探索は人手に依存し、**非効率的**

提案

- Hisame を提案 / 実装
- ファジングによって、**自動**で脆弱性を探索
- KASan / QASan によって、メモリバグを検知
- CmpLog / Pointer-aware Mutatorで効率化
- スナップショット / 並列化で高速化

展望

- 大規模ファジングで実際の脆弱性を発見する
- RustSBI等の他SBI実装への対応
- RISC-Vエコシステムの **安全性向上** に貢献